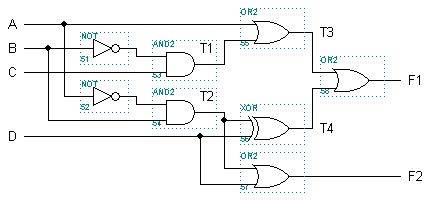
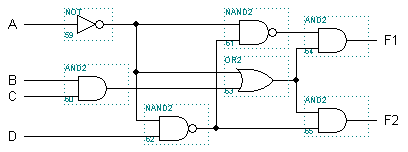
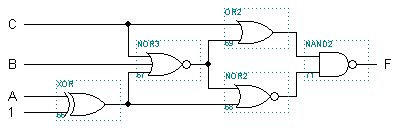
**Doğu Akdeniz Üniversitesi**

**Bilgisayar Mühendisliği Bölümü**

**BLGM223 Çalışma Souları # 4**

1. Aşağıdaki devreyi dikkate alarak:
   1. Bu devreyi analiz ederek F1(.) and F2(.) çıkış işlevlerinin ifadelerini elde ediniz. Bu ifadelerin doğruluk tablolarını hazırlayınız.
   2. F1(.) ve F2(.) için sadeleştirilmiş ifadeleri SOP ve POS fromlarında elde ediniz.
2. Aşağıda verilen devreyi gözönüne alınız:
   1. Bu devreyi analiz ederek F1(.) and F2(.) çıkış işlevlerinin ifadelerini elde ediniz. Bu ifadelerin doğruluk tablolarını hazırlayınız.
   2. F1(.) ve F2(.) için sadeleştirilmiş ifadeleri SOP ve POS fromlarında elde ediniz.
3. Aşağıda verilen sayısal devreyi en az sayıda mantık kapısı kullanarak yeniden kurunuz.
4. Üç girişli ve bir çıkışlı bir bileşimsel devre tasarlayınız, öyle ki: giriş değişkenlerinin ikili büyüklüğü üçten büyük olduğunda çıkış 1, aksi halde çıkış 0 olsun.
5. Yedi parçalı bir BCD görüntü sürücüsü bir bileşimsel devredir ve bir ondalık rakama karşılık gelen BCD kodununun yedi parçalı görüntüsünü elde etmek için gerekli olan parçaları açıp kapamayı amaçlar. Böyle bir sürücünün 7 adet çıkışı (*a, b, c, d, e, f, g*) ile isimlendirilmiştir. Örneğin, 2 rakamının görüntüsü *a, b, d, e,* ve *g* çıkışlarının 1, diğer çıkışların 0 değerine eşitlenmesiyle elde edilir. Şimdi, en az sayıda kapı kullanarak bir 7 parçalı BCD görüntü sürücüsünü tasarlayınız. Geçersiz BCD kodları için görüntünün tüm parçaları sönük olmalıdır. Design the BCD-to-seven-segment converter using minimum number of gates.

a

b

c

d

e

f

g

1. Bir kimyasal reaktörde su tankının seviyesi 3-bitlik bir ikili sayı ile ölçülüyor. Bu ölçümü XYZ ile gösterelim. Bir diğer ölçüm ise su seviyesinin kritik olup olmadığını gösteren bir sensör üzerinden yapılıyor. Bu ölçüm girişini de W ile gösterelim. Bu devrenin tek çıkışı olan F(W,X,Y,Z) şu şekilde hesaplanıyor:

* W=0 ve (su seviyesi) < 2 ve (su seviyesi) > 5 ise F(.)=1, VEYA
* W=1 ve (su seviyesi) < 3 ve (su seviyesi) > 4 ise F(.)=1,
* Aksi hallerde F(.)=0.

Sadece en az sayıda 2-girişli XOR ve AND kapıları kullanarak, yukarıdaki koşulları gerçekleyen bir bileşimsel devre tasarlayınız.

1. Dört bitlik bir Gray kodunu karşılık gelen 4-bitlik ikili koda çeviren bir bileşimsel devre tasarlayınız. Devrenizi sadece XOR kapıları kullanarak kurunuz.
2. Verilen 3-bitlik ve işaretsiz bir ikili girişin içinde bulunan 1’lerin sayısını çıkışında yine ikili işaretsiz bir gösterimde bulunduran bileşimsel devreyi tasarlayınız.
3. (a) seçeneğindeki tasarımı 6-bitlik bir giriş için tekrarlayınız ve bu yeni devreyi (a) seçeneğindeki devreye ek olarak en az sayıda tam toplayıcı kullanarak tasarlayınız ve kurunuz.

Tam Toplayıcı

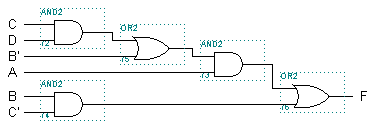
Toplayan

Toplanan

Ci

Toplam

Ci+1

1. İki bitlik bir karşılaştırıcı devresini doğruluk tablosu ve gözlem yötemleriyle ayrı ayrı tasarlayarak, hangisinde maliyetin daha az olacağına karar veriniz.
2. Aşağıdaki devreyi en az sayıda NOR kapısı kullanarak yeniden tasarlayınız. Bu tasarımda ABCD=1011 girişinin hiçbir zaman oluşmaycağını düşününüz.